D – Flip Flop

-> Data/Delay Flip Flop

∙ basiert auf RS- Flip Flop (können nie 1|1 haben oder 0|0)

Jedoch ohne einen Verbotenen Zustand „Vorteil“

∙ speichert für kurze Zeit **1 Bit** (Verzögern des Signals)

∙ Anwendung in Speicherbausteinen im PC

Es gibt 2 unterschiedliche D-Flip Flops: - Taktflankengesteuertes

- Taktzustandgesteuertes

Ein Bild, das weiß, Zeichnung enthält.

Automatisch generierte BeschreibungEin Bild, das Text enthält.

Automatisch generierte BeschreibungSymbol 
D Flip-flop 
Table of truth: 
αααα 
1 **Taktflankengesteuertes Taktzustandgesteuertes**